

+1 Nächste Buchung sichert die Durchführung! ⓘ

Agile Hardware-Entwicklung

Grundlagen, Modelle, Werkzeuge, Modularisierung, Materialwirtschaft, Versionskontrolle

Beginn:
03.06.2025 - 09:00 Uhr



Live-Online

Ende:
04.06.2025 - 17:00 Uhr

Dauer:
2,0 Tage

Veranstaltungsnr.: 35248.00.007

Leitung

Dipl.-Ing. Mario Blunk
Blunk electronic

Live-Online

EUR 1.200,00
(MwSt.-frei)

Mitgliederpreis ⓘ

EUR 1.080,00
(MwSt.-frei)

BESCHREIBUNG

Agile Hardware-Entwicklung bedeutet Arbeiten im Team. Während die klassische Entwicklung von Elektronik oft auf dem Tisch eines einzigen Entwicklers stattfand, werden mit dieser Methode Teilbereiche auf mehrere Mitspieler verteilt. Die für das Endprodukt relevanten Schaltungsteile bleiben vom Stadium des Prototypen bis in das Finale erhalten.

Agile Hardware-Entwicklung wird angewendet, wenn Anforderungen an das Produkt unscharf sind, sich oft ändern und somit das Pflegen von Lastenheften keinen Sinn mehr macht. Das Seminar erläutert die Grundlagen agiler Prozesse, die einzuhaltenden Regeln für die Mitspieler und die praktische Anwendung anhand von Beispielen.

Ziel der Weiterbildung

Sie erhalten einen Überblick über die Agile Hardware-Entwicklung. Besondere Schwerpunkte bilden die Entwurfsrichtlinien (Style Guides und Clean Code) und „Design for Test and Manufacturing (DFT/DFM)“. Außerdem werden Werkzeuge im Zusammenhang mit realisierten Projekten vorgestellt. So können Sie nach dem Seminar eigene Projekte in der agilen HW-Entwicklung starten.

Als Arbeitsmaterial ist ein Notebook-PC pro Teilnehmer nötig. Der PC sollte folgende Fähigkeiten haben:

- beliebiges Betriebssystem
- Ethernet-Schnittstelle
- RDP Client zur Einwahl in Entwicklungsumgebung auf einem Server

Voraussetzungen

- etwas Erfahrung in Elektronikentwicklung
- Grundlagen der Handhabung der Linux-Kommandozeile

Referent:

<http://www.blunk-electronic.de>

IMMER TOP!

Unser Qualitätsversprechen



Seit über 65 Jahren gehört die Technische Akademie Esslingen (TAE) mit Sitz in Ostfildern – nahe der Landeshauptstadt Stuttgart – zu Deutschlands größten Weiterbildungs-Anbietern für berufliche und berufsvorbereitende Qualifizierung im technischen Umfeld. Unser Ziel ist Ihr Erfolg. Egal ob Seminar, Zertifikatslehrgang oder Fachtagung, unsere Veranstaltungen sind stets abgestimmt auf die Bedürfnisse von Ingenieuren sowie Fach- und Führungskräften aus technisch geprägten Unternehmen. Dabei können Sie sich stets zu 100 Prozent auf die Qualität unserer Angebote verlassen. Warum das so ist?

PROGRAMM

Dienstag, 3. und Mittwoch, 4. Juni 2025

9.00 bis 17.00 Uhr inkl. Pausen

Prozess der HW-Entwicklung im allgemeinen

Grundlagen agiler HW-Entwicklung

Vergleich Wasserfall-Modell mit agiler Methode

Wann anwenden, wann nicht anwenden?

Nutzen und Vorteile

Zeitpläne und Aufwand

Komplexität von Baugruppen

Schnittstellen zwischen Modulen

Versionskontrolle mit Git

Schnittstellen, Regeln und Richtlinien (Style Guides und Clean Code)

Werkzeuge (CAE, Boundary Scan, Versionskontrolle u.a.)

Automatisierte Erstellung von Material-Listen und CAM-Daten

Beispiele und praktische Übungen in bereitgestellter Entwicklungsumgebung

TEILNEHMER:INNENKREIS

Projektmanager, HW-Architekten, Techniker und Ingenieure

REFERENT:INNEN



Dipl.-Ing. Mario Blunk

Erfurt

Weitere Veranstaltungen

[Mikrocontroller Schaltungstechnik](#)

[Halbleiter Schaltungstechnik](#)

[Grundlagen der Zuverlässigkeit elektronischer Schaltungen](#)

VERANSTALTUNGSORT

ONLINE

GEBÜHREN UND FÖRDERMÖGLICHKEITEN

Die Teilnahme beinhaltet ausführliche Unterlagen.

Preis:

Die Teilnahmegebühr beträgt:

1.200,00 € (MwSt.-frei)

Fördermöglichkeiten:

Für den aktuellen Veranstaltungstermin steht Ihnen die [ESF-Fachkursförderung](#) leider nicht zur Verfügung.

Für alle weiteren Termine erkundigen Sie sich bitte vorab bei unserer [Anmeldung](#).

Andere Bundesland-spezifische Fördermöglichkeiten finden Sie [hier](#).

Inhouse Durchführung:

Sie möchten diese Veranstaltung firmenintern bei Ihnen vor Ort durchführen? Dann fragen Sie jetzt ein individuelles [Inhouse-Training](#) an.